OFFRE D'EMPLOI
INGENIEUR(E) CONCEPTEUR LOGIQUE HDL/FPGA H/F

CDI | MARSEILLE

VOUS ÊTES :

- Passionné par les nouvelles technologies ?
- Attiré par l'idée de participer au développement d'une entreprise à la pointe de l'innovation dans le domaine de l'électronique, l'optronique, le traitement et l'analyse d'image ?
- Prêt à relever de multiples challenges techniques ?

Bureau d'étude de référence dans le **domaine de la vision** basé à Marseille, Nexvision est devenu en 15 ans un **expert dans l'étude et la conception de solutions de vision optronique sur mesure dans de multiples secteurs d'activité (défense, aéronautique, sécurité, transports, sport, cinéma, médical).**
Pour accompagner la croissance de l'entreprise, Nexvision recherche un(e) ingénieur(e) en conception logique HDL/FPGA. Rigoureux, doté d'une forte sensibilité technique et animé par le goût d'entreprendre, vous serez séduit par une équipe à taille humaine et des projets stimulants et innovants.

POSTE

Passionné par la technique, vous travaillerez au sein de l'équipe R&D FPGA, vous participerez à toutes les étapes du développement depuis l'écriture de spécifications, l'analyse et le prototypage de solutions de vision, jusqu'au codage du projet et sa gestion en configuration.

Vous collaborerez à la conception d'électroniques et logiciels, innovants et performants, sur des plateformes électroniques complexes composées des dernières générations de FPGA.

Vous devrez aborder des besoins de communication numérique rapide (12G-SDI, PCIe, DDR4, NVMe,...), de traitement d'images en flux tendu (stabilisation, étalement d'histogramme, balance des blancs,...), de mises en œuvre de capteurs d'images (Sony, Photonis, CMOSIS,...) ou même d'asservissement moteur.

Si vous êtes curieux, motivé et passionné, alors vous êtes probablement celui ou celle que nous recherchons !

Mots clés : application temps réel, FPGA complexes, traitement d'images

COMPETENCES

- Languages: HDL (VHDL, Verilog), language C/C++, Python...
- Familles Xilinx (7-series, Ultrascale, Ultrascale+, Zync US+), Lattice (ECP3, ECP5, MACHXO3), ...
- Les outils de développement FPGA : Vivado (Xilinx), Questa...
- Bonus : Notions en traitement d'image et Matlab/Octave

Langage de communication : Français, Anglais

Gestion de configuration : GIT, Gerrit

PROFIL

Niveau scolaire requis : Diplôme d'ingénieur en électronique numérique ou niveau équivalent (autodidactes acceptés si vous avez un bon niveau).

Lieu du travail : Marseille 13009 | Rémunération : selon profil

CV + lettre de motivation à envoyer à **contact@nexvision.fr**
Adresse : Parc Swen Sud, Bât D2, Hall D4 - Impasse Paradou
1 bd de l'océan 13009 Marseille
Tel : (+33) 4 91 77 62 86 | www.nexvision.fr

« Rejoindre Nexvision, c'est évoluer au sein d'une équipe passionnée par son métier, en tant que véritable force motrice pour la croissance, et où la prise d'initiatives est érigée en véritable culture d'entreprise. »

CLIENTS

PRODUITS